

Technická specifikace (ČJ)

Digitizér s příslušenstvím pro spektrometr anihilace pozitronů

Digitální osciloskop

- počet kanálů: ≥ 4
- vzorkovací frekvence v každém kanálu: $\geq 10 \text{ GS/s}$
- analogová šířka pásma 50Ω (-3 dB): $\geq 1 \text{ GHz}$
- analogová šířka pásma $1 \text{ M}\Omega$ (-3 dB): $\geq 0.5 \text{ GHz}$
- efektivní počet bitů: $\geq 8.4 \text{ bit}$
- nativní HW 12bit rozlišení přístroje @1GHz (při všech nastavení přístroje)
- vstupní impedance: 50Ω , $1 \text{ M}\Omega$
- citlivost 50Ω : alespoň 1 mV-1 V (nastavitelná)
- citlivost $1 \text{ M}\Omega$: alespoň 1 mV-10 V (nastavitelná)
- interní časová základna společná pro všechny kanály
- interní paměť pro každý kanál: $\geq 50 \text{ Mpts}$
- režimy triggeru: normal, auto, single, stop
- zdroj triggeru: každý kanál, extrení
- trigger pattern (AND, NAND, OR, NOR kombinace interních kanálů a externího triggeru)
- trigger coupling: DC, AC, HFRej, LFRej
- pre-trigger: 0-100%
- processor: Intel Core i5-5600 Quad Core 3.2 GHz nebo lepší
- alespoň dva USB 3.1 konektory
- display: $\geq 15''$
- operační systém: MS Windows 10 nebo 11
- Programovatelné uživatelské rozhraní (je možné přeprogramovat a vytvořit vlastní uživatelské rozhraní osciloskopu, včetně přímého programování nativních funkcí jazyky VBS, JVS, MATLAB, C++)

Technical specification (AJ)

Digitizer

Digital oscilloscope

- number of channels: ≥ 4
- sampling rate: $\geq 10 \text{ GS/s}$
- analogue bandwidth 50Ω (-3 dB): $\geq 1 \text{ GHz}$
- analogue bandwidth $1 \text{ M}\Omega$ (-3 dB): $\geq 0.5 \text{ GHz}$
- effective number of bits: $\geq 8.4 \text{ bit}$
- native HW 12 bit resolution at 1 GHz (in all settings of the device)
- input impedance: 50Ω , $1 \text{ M}\Omega$
- sensitivity 50Ω : at least 1 mV-1 V (fully selectable)
- sensitivity $1 \text{ M}\Omega$: at least 1 mV-10 V (fully selectable)
- internal time base common for all channels
- internal memory for every channel: $\geq 50 \text{ Mpts}$
- trigger mode: normal, auto, single, stop
- trigger source: any channel, extrenal
- trigger pattern (AND, NAND, OR, NOR of internal channels and external trigger input)
- trigger coupling: DC, AC, HFRej, LFRej
- pre-trigger: 0-100%

- processor Intel Core i5-5600 Quad Core 3.2 GHz or better
- at least two USB 3.1 port
- display: $\geq 15''$
- operating system: MS Windows 10 or 11
- programmable user interface (it is possible to program and create user defined interface of the oscilloscope, including direct programming of native functions of languages VBS, JVS, MATLAB, C++)